



OA: Armar y ensamblar circuitos electrónicos básicos, análogos y digitales, y repararlos cuando corresponda, de acuerdo a manuales de procedimiento.

Tema de investigación

Como complemento a esta actividad, y a modo de marco teórico, se sugiere leer la información dispuesta en el glosario técnico del módulo, destacando señales y tipos de compuertas lógicas, que es objeto central de estudio para este aprendizaje.

Las Compuertas Lógicas

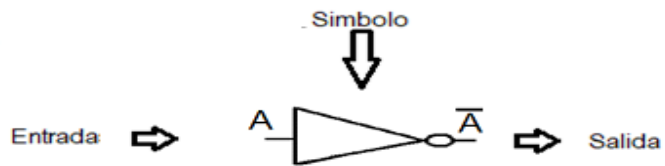
1. Compuerta NOT

Expresión lógica

$$A = \bar{A}$$

Tabla de verdad

A	\bar{A}
0	1
1	0



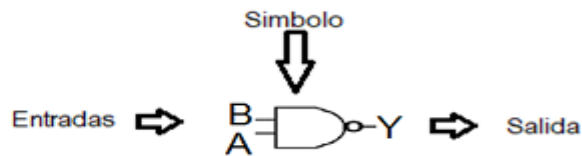
2. Compuerta NAND

Expresión lógica

$$Y = \overline{B \cdot A}$$

Tabla de verdad

B	A	Y
0	0	1
0	1	1
1	0	1
1	1	0



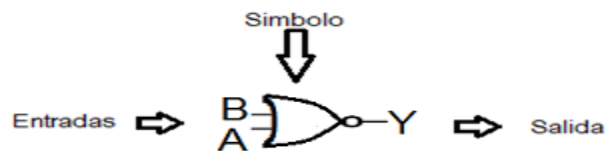
3. Compuerta NOR

Expresión lógica

$$Y = \overline{B + A}$$

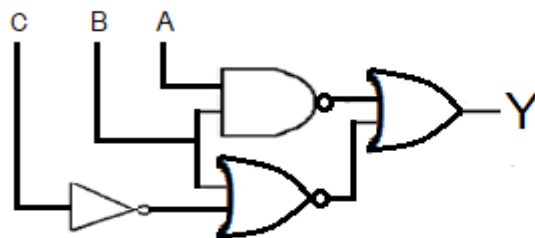
Tabla de verdad

B	A	Y
0	0	1
0	1	0
1	0	0
1	1	0



Actividad.

Completar la tabla de verdad del circuito guiados por la explicación del funcionamiento de las compuertas lógicas NOT, NAND y NOR.



DEC	C	B	A	Y
0	0	0	0	
1	0	0	1	
2	0	1	0	
3	0	1	1	
4	1	0	0	
5	1	0	1	
6	1	1	0	
7	1	1	1	

Responder al correo: riceprofesor@gmail.com hasta el 26 de Junio.